ORGANISATION MONDIALE DE LA PROPRIETE INTELLECTUELLE Bureau international



WO 99/01967

DEMANDE INTERNATIONALE PUBLIEE EN VERTU DU TRAITE DE COOPERATION EN MATIERE DE BREVETS (PCT)

(51) Classification internationale des brevets 6: (11) Numéro de publication internationale: A1 H04L 27/26

(43) Date de publication internationale: 14 janvier 1999 (14.01.99)

(21) Numéro de la demande internationale: PCT/FR98/01398

(22) Date de dépôt international: 30 juin 1998 (30.06.98)

(30) Données relatives à la priorité: 1er juillet 1997 (01.07.97) FR

(71) Déposants (pour tous les Etats désignés sauf US): FRANCE TELECOM [FR/FR]; 6, place d'Alleray, F-75015 Paris (FR). TELEDIFFUSION DE FRANCE [FR/FR]; 10, rue d'Oradour-sur-Glance, F-75732 Paris Cedex 15 (FR).

(72) Inventeurs; et

97/08547

- (75) Inventeurs/Déposants (US seulement): COMBELLES, Pierre [FR/FR]; 22, rue de la Godmendière, F-35000 Rennes (FR). LACROIX, Dominique [FR/FR]; 18, square Alain Fergent, F-35000 Rennes (FR). JALALI, Ali [IR/FR]; 32K, rue Mirabeau, F-35700 Rennes (FR).
- (74) Mandataire: VIDON, Patrice; Cabinet Patrice Vidon, Immeuble Germanium, 80, avenue des Buttes de Coësmes, F-35700 Rennes (FR).

(81) Etats désignés: US, brevet européen (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).

Publiée

Avec rapport de recherche internationale.

- (54) Title: MULTICARRIER MODULATION USING WEIGHTED PROTOTYPE FUNCTIONS
- (54) Titre: MODULATION MULTIPORTEUSE EMPLOYANT DES FONCTIONS PROTOTYPES PONDEREES

(57) Abstract

The invention concerns a method for providing a signal with multicarrier modulation of density $1/(\nu_0.\tau_0)=2$, formed by successive symbols, each comprising M samples to be transmitted, and consisting of a set of 2M orthogonal carrier frequencies in the real sense, the interval between two neighbouring frequencies being equal to ν_0 and the interval between the transmitting times of two consecutive symbols, or symbol time, being equal to τ_0 , each of said carrier frequencies being modulated according to a common modulation prototype function g(t) with a truncation length of $2L\tau_0$, said method comprising, at each symbol time, the following steps: obtaining a set of 2M complex coefficients representing data to be transmitted; computing 2LM linear combinations from said resulting 2M complex coefficients, the weighting coefficients used in said combinations representing said prototype function g(t), so as to obtain 2Lm coefficients; summing said 2LM weighted coefficients in predetermined storage locations of a memory comprising 2LM storage locations representing 2L groups of M distinct partial sums, so as to gradually form, in said storage locations, over a duration of $2L\tau_0$, M samples to be transmitted; transmitting said samples for transmission.

(57) Abrégé

L'invention concerne un procédé de modulation d'un signal multiporteuse de densité $1/(\nu_0.\tau_0)=2$, formé de symboles successifs, comprenant chacun M échantillons à émettre, et constitués d'un jeu de 2M fréquences porteuses orthogonales au sens réel, l'écart entre deux fréquences porteuses voisines valant ν_0 et l'écart entre les instants d'émission de deux symboles consécutifs, ou temps symbole, valant τ_0 , chacune desdites fréquences porteuses étant modulée selon une même fonction prototype de

modulation g(t) présentant une longueur de troncature de $2L\tau_0$, ledit procédé comprenant, à chaque temps symbole, les étapes suivantes: obtention d'un jeu de 2M coefficients complexes représentatifs de données à émettre; calcul de 2LM combinaisons linéaires à partir desdits 2M coefficients complexes obtenus, les coefficients de pondération utilisés dans cesdites combinaisons étant représentatifs de ladite fonction prototype g(t), de façon à obtenir 2LM coefficients; sommation desdits 2LM coefficients pondérés dans des emplacements mémoire prédéterminés respectifs d'une mémoire comprenant 2LM emplacements mémoire représentant 2L groupes de M sommes partielles distinctes, de façon à former progressivement, dans lesdits emplacements mémoire, sur une durée de 2L ro, M échantillons à émettre; émission desdits échantillons à émettre.

UNIQUEMENT A TITRE D'INFORMATION

Codes utilisés pour identifier les Etats parties au PCT, sur les pages de couverture des brochures publiant des demandes internationales en vertu du PCT.

						OT	01
AL	Albanie	ES	Espagne	LS	Lesotho	SI	Slovénie
AM	Arménie	FI	Finlande	LT	Lituanie	SK	Slovaquie
AT	Autriche	FR	France	LU	Luxembourg	SN	Sénégal
AU	Australie	GA	Gabon	LV	Lettonie	SZ	Swaziland
ΑZ	Azerbaïdjan	GB	Royaume-Uni	MC	Monaco	TD	Tchad
BA	Bosnie-Herzégovine	GE	Géorgie	MD	République de Moldova	TG	Togo
BB	Barbade	GH	Ghana	MG	Madagascar	ТJ	Tadjikistan
BE	Belgique	GN	Guinée	MK	Ex-République yougoslave	TM	Turkménistan
BF	Burkina Faso	GR	Grèce		de Macédoine	TR	Turquie
BG	Bulgarie	HU	Hongrie	ML	Mali	TT	Trinité-et-Tobago
ВJ	Bénin	(E	Irlande	MN	Mongolie	UA	Ukraine
BR	Brésil	IL	Israēl	MR	Mauritanie	UG	Ouganda
BY	Bélarus	IS	Islande	MW	Malawi	US	Etats-Unis d'Amérique
CA	Canada	IT	Italie	MX	Mexique	UZ	Ouzbékistan
CF	République centrafricaine	JP	Japon	NE	Niger	VN	Viet Nam
CG	Congo	KE	Kenya	NL	Pays-Bas	YU	Yougoslavie
CH	Suisse	KG	Kirghizistan	NO	Norvège	ZW	Zimbabwe
CI	Côte d'Ivoire	KP	République populaire	NZ	Nouvelle-Zélande		
CM	Cameroun		démocratique de Corée	PL	Pologne		
CN	Chine	KR	République de Corée	PT	Portugal		
CU	Cuba	KZ	Kazakstan	RO	Roumanie		
CZ	République tchèque	LC	Sainte-Lucie	RU	Fédération de Russie		
DE	Allemagne	LI	Liechtenstein	SD	Soudan		
DK	Danemark	LK	Sri Lanka	SE	Suède		
EE	Estonie	LR	Libéria	SG	Singapour		

WO 99/01967 PCT/FR98/01398

MODULATION MULTIPORTEUSE EMPLOYANT DES FONCTIONS PROTOTYPES PONDEREES

1 - Domaine de l'invention

5 <u>1-1 Généralités</u>

10

15

20

25

Le domaine de l'invention est celui de la transmission ou de la diffusion de données numériques, ou de données analogiques et échantillonnées, destinées à être reçues notamment par des mobiles. Plus précisément, l'invention concerne la mise en oeuvre de signaux multiporteuses de type OFDM/OQAM. En d'autres termes, l'invention s'applique aux signaux de densité 2, voire plus.

On sait que la modulation multiporteuse présente de nombreux intérêts, notamment lorsqu'elle est associée à un codage correcteur d'erreur et à un entrelacement. On a ainsi retenu la technique COFDM (Coded Orthogonal Frequency Division Multiplexing) pour la norme de diffusion audionumérique européenne (DAB) et pour la norme de diffusion de télévision numérique de terre (DVB-T).

La technique COFDM présente un système d'égalisation particulièrement simple, à savoir l'utilisation d'un intervalle de garde, encore appelé préfixe cyclique. Ce dernier permet d'assurer un bon comportement face aux échos, mais au prix d'une perte relativement importante en efficacité spectrale.

Ce problème est notamment discuté dans la demande de brevet française FR-95 05455 (dans laquelle la modulation COFDM est appelée OFDM/QAM). Pour pallier ce problème, ce document de brevet présente une nouvelle technique d'implémentation de modulations multiporteuses de type OFDM/OQAM.

On notera que les différents types de modulation discutés par la suite sont désignés de façon légèrement différente dans ce document antérieur et dans la présente demande de brevet. La table ci-dessous établit la correspondance :

FR95 05455:

Document présent :

OFDM/QAM

OFDM/QAM/OFDM

OFDM/OQAM

OFDM/OQAM/NYQUIST

OFDM/OMSK

OFDM/OQAM/MSK

OFDM/IOTA

OFDM/OQAM/IOTA

Le terme « OQAM » fait référence à la définition en langue anglaise « Offset Quadratic Amplitude Modulation ». Ceci exprime le fait que pour de telles modulations, un offset temporel existe entre l'émission de la partie en phase et celle de la partie en quadrature d'un symbole QAM.

5 <u>1-2 Applications</u>

10

15

20

25

30

L'invention trouve des applications dans de très nombreux domaines, notamment lorsque une haute efficacité spectrale est souhaitée et que le canal est fortement non-stationnaire.

Une première catégorie d'applications concerne la radiodiffusion numérique terrestre, qu'il s'agisse d'image, de son et/ou de données. En particulier, l'invention peut s'appliquer à la diffusion synchrone, qui génère intrisèquement des trajets multiples de longue durée. Elle s'applique également avantageusement à la diffusion vers des mobiles.

Une autre catégorie d'applications concerne les radiocommunications numériques. L'invention peut trouver notamment des applications dans des systèmes de communication numérique vers des mobiles à haut débit.

2 - Rappels

2-1 Canal de transmission

En environnement radiomobile, l'onde émise subit des réflexions multiples, et le récepteur reçoit donc une somme de versions retardées du signal émis. Chacune de ces versions est atténuée et déphasée de façon aléatoire. Le récepteur étant supposé en mouvement, l'effet Doppler agit également sur chaque trajet.

La conjugaison de ces effets se traduit par un canal non stationnaire présentant des évanouissements profonds à certaines fréquences (canal sélectif en fréquence). Pour les applications qui retiennent notre attention, la bande de transmission est supérieure à la bande de cohérence du canal (bande pour laquelle la réponse fréquentielle du canal peut être considérée comme constante, sur une durée donnée), et il apparaît donc des évanouissements dans la bande, c'est à dire qu'à un instant donné, certaines fréquences sont fortement atténuées.

2-2 Description d'une modulation multiporteuse

10

15

Une modulation multiporteuse est avant tout une modulation numérique, c'est-à-dire un procédé de génération d'un signal électromagnétique à partir de l'information numérique à transmettre. L'originalité, et l'intérêt, d'une telle modulation est de découper la bande limitée allouée au signal en sous-bandes. Sur ces sous-bandes, choisies de largeur inférieure à la bande de cohérence du canal, le canal peut être considéré comme constant pendant la durée de transmission d'un symbole, choisie inférieure au temps de cohérence du canal.

L'information numérique à transmettre pendant cette durée est alors répartie sur chacune de ces sous-bandes. Cela présente notamment deux intérêts :

- diminuer la rapidité de modulation (c'est-à-dire augmenter la durée symbole), sans modifier le débit transmis,
 - modéliser simplement l'action du canal sur chacune des sous-bandes : multiplieur complexe.

On notera que, en réception, un système peu complexe de correction des données recues (division complexe par le canal estimé) permet de récupérer l'information émise sur chacune des porteuses de façon satisfaisante, sauf pour les porteuses ayant subi un évanouissement profond. Dans ce cas, si aucune mesure de protection de l'information n'est prise, les données véhiculées par ces porteuses seront perdues. Un système multiporteuse prévoit donc que la génération du signal électrique soit précédée de traitements numériques des données (codage correcteur 20 d'erreurs et entrelacement).

Le texte du brevet n° FR95/05455 décrit en détail les deux types de modulation multiporteuse existants. On rappelle ici succinctement leurs caractéristiques.

2-2-2 Notations 25

Espacement entre deux porteuses adjacentes du multiplex de porteuses : vo. Espacement temporel entre deux symboles multiporteuses émis (temps symbole): τ_0 .

2-2-3 La fonction prototype

30 Le filtre de mise en forme de chacune des porteuses du multiplex est le même, il correspond à la fonction prototype caractérisant la modulation multiporteuse.

10

15

20

25

Soit g(t) cette fonction prototype, le signal émis, à chaque instant $n\tau_0$, sur la même sous-bande de fréquence centrale v_m , est $a_{m,n}e^{i\varphi_{m,n}}e^{2i\pi v_m t}g(t-nt_0)$.

En bande basse, l'expression du signal émis, centré autour de la fréquence $5 \, \text{MV}_0$, est donc :

$$s(t) = \sum_{n} \sum_{m=0}^{2M-1} a_{m,n} e^{i\varphi_{m,n}} e^{2i\pi m v_0 t} g(t - n\tau_0)$$
 (1)

Les fonctions $e^{i\varphi_{m,n}}e^{2i\pi mv_0t}g(t-n\tau_0)$ sont appelées les translatées "temps-fréquence" de g(t). Pour retrouver l'information transmise par chacune des sous-porteuses, il faut choisir g(t) de sorte que ses translatées "temps-fréquence" soient séparables. Pour être sûr de cela, on impose que ces translatées soient orthogonales, au sens d'un produit scalaire défini sur l'ensemble des fonctions d'énergie finie (qui est un espace de Hilbert au sens mathématique). Cet espace admet deux produits scalaires possibles, qui sont :

- le PS complexe
$$\langle x | y \rangle = \int_{R} x(t)y^{*}(t)dt$$

- le PS réel
$$\langle x | y \rangle = \Re e \left(\int_{R} x(t) y^{*}(t) dt \right)$$

On définit ainsi deux types de modulation multiporteuse :

- type complexe, ou encore OFDM/QAM: la fonction g(t) choisie garantit une orthogonalité de ses translatées au sens complexe (Exemple: OFDM, encore nommé OFDM/QAM/OFDM). Dans ce cas, $\varphi_{m,n} = 0$ et les données $a_{m,n}$ sont complexes.
- de type réel, ou encore OFDM/OQAM : la fonction g(t) choisie garantit une orthogonalité de ses translatées au sens réel (Exemples : OFDM/OQAM/NYQUIST, OFDM/OQAM/MSK, OFDM/OQAM/IOTA).

Dans ce cas, $\varphi_{m,n} = (\pi/2)*(m+n)$ et les données $a_{m,n}$ sont réelles.

2-2-4 Densité du réseau "temps-fréquence"

Ces modulations étant destinées à transmettre de hauts débits, elles seront associées à des efficacités spectrales assez grandes, de l'ordre de 4 bits/s/Hz

10

15

20

25

30

(Télévision Numérique). Le "mapping" des bits issus du codeur correcteur d'erreur sera ainsi de type QAM.

Pour une modulation OFDM/QAM, les parties réelle et imaginaire d'un complexe issu de la constellation QAM sont transmises simultanément, tous les temps symbole T_s.

Dans le cas d'une modulation de type OFDM/OQAM, elles sont transmises avec un décalage temporel (Offset QAM) d'un demi temps symbole (T_s/2). Pour une même bande de transmission et un même nombre de sous-porteuses, il faudra donc, pour transmettre un même débit, que le rythme d'émission de symboles multiporteuses de type OFDM/OQAM soit deux fois plus rapide que celui de symboles multiporteuses de type OFDM/QAM.

Ces deux modes de transmission de l'information sont caractérisés par la densité du réseau temps-fréquence $d=1/(\nu_0\,\tau_0)$. Les modulations multiporteuses de type OFDM/OQAM correspondent à une densité d=2, celles de type OFDM/QAM correspondent à une densité d=1.

On peut donc noter qu'une modulation multiporteuse est caractérisée par:

- la densité du réseau "temps-fréquence" sur lequel elle est définie,
- la fonction prototype.

La mise en oeuvre d'une modulation OFDM/OQAM de densité 2, et de la démodulation correspondante, demande une puissance de calcul importante, et une grande capacité de mémorisation. Cela sous-entend donc que les appareils correspondants seront relativement complexes et coûteux.

3 - Objectifs de l'invention

L'invention a notamment pour objectif de pallier, ou réduire, ces inconvénients.

Plus précisément, un objectif de l'invention est de fournir des techniques de modulation et de démodulation de signaux multiporteuses qui soient simples et peu coûteuses à mettre en oeuvre, par rapport aux approches directes.

En d'autres termes, l'invention a pour objectif de fournir de telles techniques de modulation et de démodulation, qui limitent le nombre d'opérations à effectuer et la capacité de mémorisation nécessaire.

10

15

20

30

4 - Description de l'invention

Ces objectifs, ainsi que d'autres qui apparaîtront par la suite, sont atteints selon l'invention à l'aide d'un procédé de modulation d'un signal multiporteuse de densité $1/(v_0.\tau_0)=2$, formé de symboles successifs, comprenant chacun M échantillons à émettre, et constitués d'un jeu de 2M fréquences porteuses orthogonales au sens réel, l'écart entre deux fréquences porteuses voisines valant v_0 et l'écart entre les instants d'émission de deux symboles consécutifs, ou temps symbole, valant τ_0 , chacune desdites fréquences porteuses étant modulée selon une même fonction

prototype de modulation g(t) présentant une longueur de troncature de 2Lt₀, procédé comprenant, à chaque temps symbole, les étapes suivantes :

- obtention d'un jeu de 2M coefficients complexes représentatifs de données à émettre ;

- calcul de 2LM combinaisons linéaires à partir desdits 2M coefficients complexes obtenus, les coefficients de pondération utilisés dans cesdites combinaisons étant représentatifs de ladite fonction prototype g(t),

de façon à obtenir 2LM coefficients;

- sommation desdits 2LM coefficients pondérés dans des emplacements mémoire prédéterminés respectifs d'une mémoire comprenant 2LM emplacements mémoire représentant 2L groupes de M sommes partielles distinctes,

de façon à former progressivement, dans lesdits emplacements mémoire, sur une durée de $2L\tau_0$, M échantillons à émettre ;

- émission desdits échantillons à émettre.

Ainsi, selon l'invention, les données à traiter sont stockées après la 25 pondération, et non avant. Il est ainsi possible de réduire la capacité de mémoire nécessaire, ainsi que le nombre d'opérations effectuées. Les échantillons à émettre sont construits progressivement, dans chaque champ de mémorisation.

Selon un mode de réalisation avantageux de l'invention, un échantillon à émettre à l'instant $j\tau_0 + k\tau_0/M$, noté s_{k+jM} s'écrit :

20

25

30

PCT/FR98/01398

$$s_{k+jM} = \sum_{q=0}^{2L-1} \left[\alpha_{k,q} C_{k,j-q} + \beta_{k,q} C_{k+M,j-q} \right]$$

où : $C_{o,j}$ à $C_{2M-1,j}$ sont les 2M coefficients complexes générés entre les instants $j\tau_0$ et $(j+1)\tau_0$;

5 $\alpha_{k,q}$ et $\beta_{k,q}$ sont les dits coefficients de pondération.

Dans le cas d'une modulation OFDM/OQAM, on aura généralement :

- $\alpha_{k,q} = 0$ pour q impair;
- $\beta_{k,q} = 0$ pour q pair.

Le nombre d'opérations effectuées est donc encore réduit de moitié.

Dans un mode de réalisation préférentiel de l'invention, le procédé comprend, pour la génération d'un symbole d'indice j formé de M échantillons, les étapes suivantes :

- obtention de 2M entrées réelles a_{mn} représentatives d'un signal source ;
- -pré-modulation de chacune desdites entrées réelles, produisant 2M coefficients complexes ;
- -transformation de Fourier inverse desdits 2M coefficients complexes, produisant 2M coefficients transformés complexes $C_{0,j}$ à $C_{2M-1,j}$;
- pour chacun des M couples $(C_{k,j}, C_{(k+M),j})$ dedits coefficients transformés, calcul de 2L couples pondérés, les coefficients de pondération étant représentatives de ladite fonction prototype;
- addition du résultat de chacune desdites 2LM valeurs pondérées au contenu de 2LM zones mémoire distinctes, de façon à construire progressivement les échantillons à émettre constituants les symboles j, (j+1), (j+2),... (j+2L-1);
- émission de M échantillons correspondant aux M plus anciens contenus desdites zones mémoire puis mise à zéro du contenu de cesdites M zones mémoire.

En général, les dites étapes seront mises en oeuvre au rythme τ_0/M des échantillons.

Le contrôle des moyens de mémorisation est très simple. Ainsi, ladite étape d'émission peut être suivie d'une étape de mise à jour desdits emplacements

10

15

25

mémoire, comprenant :

- un décalage physique du contenu de chacun desdits emplacements mémoire, si ces derniers sont des éléments d'un registre à décalage ; ou
- une mise à jour des adresses d'écriture et de lecture desdits emplacements mémoire, si ces derniers sont des éléments d'une mémoire RAM.

Selon une caractéristique avantageuse de l'invention, lesdits coefficients représentatifs de données à émettre sont obtenus par la mise en oeuvre d'une transformation mathématique comprenant les étapes suivantes:

- application d'une transformation de Fourier inverse réelle ;
- permutation circulaire du résultat de cette transformée inverse de M/2 coefficients vers la gauche;
- multiplication par in de chacun desdits coefficients.

Ainsi, il est possible d'obtenir des coefficients transformés complexes, à partir d'une FFT à entrées réelles. A nouveau, cela permet de limiter le nombre d'opérations effectuées.

On peut encore simplifier les calculs, en modifiant légèrement l'équation du signal centré autour de la fréquence Mv_0 , de façon qu'il s'écrive :

$$s(t) = \sum_{n} \sum_{m=0}^{2M-1} a_{m,n} (-1)^{m(n+L)} i^{m+n} e^{2i\pi m v_0 t} g(t - n\tau_0)$$

L'invention concerne également les dispositifs de modulation mettant en oeuvre un tel procédé de modulation.

Selon un mode de réalisation particulier, ce dispositif comprend notamment :

- des moyens de transformation mathématique délivrant les dits coefficients représentatifs de données à émettre au rythme $\tau_0/2M$ et dans l'ordre suivant $(C_{0,j},\,C_{M+1,j}),...(C_{M-1,j},\,C_{2M-1,j})$;
- 2LM-M emplacements mémoire de type RAM à écriture et lecture simultanées;
 - N multiplieurs complexes fonctionnant au rythme N τ_0 / 2LM, N valant 1, 2, 4,...ou 2L.

De cette façon, la place mémoire est encore réduite.

30 L'invention concerne encore un procédé de démodulation d'un signal reçu,

correspondant à un signal émis multiporteuse de densité $1/(v_0.\tau_0) = 2$. Selon ce procédé, on reconstruit une estimation des 2M données réelles émises à un temps symbole donné, à l'aide des étapes suivantes:

- échantillonnage dudit signal reçu à la fréquence d'échantillonnage τ_0/M , délivrant M échantillons complexes reçus ;
- mémorisation de chacun desdits M échantillons complexes reçus dans un emplacement prédéterminé d'une mémoire d'entrée comprenant 2ML emplacements complexes, dans laquelle ont été préalablement mémorisés (2L-1)M échantillons reçus pendant les 2L-1 temps symbole précédents;
- multiplication des 2ML valeurs contenues dans ladite mémoire d'entrée par des coefficients représentatifs de ladite fonction prototype ;
- repliement temporel, par sommation de 2M séries de L résultats de multiplication, de façon à obtenir 2M valeurs complexes;
- traitement desdites 2M valeurs complexes pour former lesdites estimations des 2M données réelles émises.

Avantageusement, les 2M valeurs complexes issues de l'étape de repliement temporel entre les instants $(j+2L-1)\tau_0$ et $(j+2L)\tau_0$ s'écrivent :

$$R_{k',j} = \sum_{q'=0}^{2L-1} \alpha'_{k,q} r_{k'+(j+q')M}$$

$$R_{k'+M,j} = \sum_{q'=0}^{2L-1} \beta'_{k,q} r_{k'+(j+q')M}$$

20

5

10

15

où : $r_{k+(j+q)M}$ représente l'échantillon reçu à l'instant $k'\tau_0+(j+q')\tau_0/M$; $\alpha'_{k,q}$ et $\beta'_{k,q}$ sont lesdits coefficients de pondération. Le plus souvent, les calculs seront simplifiés, du fait que :

- $\alpha'_{k,q'} = 0 \text{ pour q' impair ;}$
- 25 $\beta'_{k,q'} = 0$ pour q' pair.

Selon un mode de réalisation préférentiel, ladite étape de traitement comprend les étapes suivantes :

- application d'une transformation mathématique inverse de celle effectuée

15

25

30

lors de la modulation sur lesdites 2M valeurs complexes, délivrant 2M valeurs transformées ;

- correction de distorsions de phase et/ou d'amplitude dues au canal de transmission;
- extraction de la partie réelle desdites valeurs complexes transformées. En général, lesdites étapes sont mises en oeuvre au rythme τ_0/M des échantillons.

L'invention concerne également les dispositifs de démodulation mettant en oeuvre ce procédé. Ces dispositifs comprennent :

- des moyens d'échantillonnage dudit signal reçu ;
 - des moyens de mémorisation temporaire des échantillons complexes échantillonnés, comprenant 2ML emplacements complexes ;
 - des moyens de multiplication desdits échantillons mémorisés par des coefficients de pondération représentatifs de ladite fonction prototype ;
 - des moyens de repliement temporel, assurant la sommation de L résultats de pondération, de façon à obtenir 2M valeurs complexes;
 - des moyens de traitement desdites valeurs complexes, délivrant une estimation de 2M données réelles émises à chaque temps symbole.

Il est possible de réduire encore la place mémoire nécessaire dans ce dispositif, à l'aide de :

- moyens de mémorisation comprenant 2ML-M emplacements mémoire complexes de type RAM à écriture et lecture simultanée ;
- N multiplieurs complexes fonctionnant au rythme $N\tau_0/2LM$, où N vaut 1, 2, 4 ... ou 2L ;
- moyens de transformation mathématique fonctionnant au rythme $\tau_0/2M$, dont les entrées, $R_{0,j}$ à $R_{2M-1,j}$ sont lues dans l'ordre $(R_{0,j}, R_{M,j})$, $(R_{1,j}, R_{M+1,j})$,... $(R_{M-1,j}, R_{2M-1,j})$.

Enfin, l'invention concerne plus généralement un procédé de filtrage délivrant des séries de M valeurs complexes de sortie à intervalles réguliers, à partir de 2L séries de 2M valeurs complexes d'entrée,

lesdites M valeurs complexes correspondant à une somme pondérée de 2L desdites

10

15

20

25

30

valeurs complexes d'entrée à traiter,

comprenant les étapes suivantes, pour chaque série de valeurs complexes d'entrée :

- calcul de 2LM combinaisons linéaires à partir desdits 2M coefficients complexes obtenus, les coefficients de pondération étant issus de 2L filtres complexes ou réels de taille M,

de façon à obtenir 2LM coefficients;

- sommation de chacune des valeurs pondérées dans un emplacement mémoire prédéterminé, parmi un ensemble de 2ML emplacements mémoire contenant chacun une somme partielle, de façon à former progressivement les dites valeurs de sortie, dans les dits emplacements mémoire, sur une durée correspondant à la réception 2L séries de valeurs complexes d'entrée.

Le terme « filtrage » doit bien sûr être pris ici dans son sens général de traitement, ou calcul, effectué sur des données. Ce traitement, qui comprend le calcul d'une somme pondérée, est réalisé progressivement.

5 - Description d'un mode de réalisation préférentiel

5-1 Liste des figures

D'autres caractéristiques et avantages de l'invention apparaîtront plus clairement à la lecture de la description suivante d'un mode de réalisation préférentiel de l'invention, donné à titre de simple exemple illustratif et non limitatif, et des dessins annexés, parmi lesquels :

- la figure 1 illustre de façon générale et simplifiée le procédé de modulation de l'invention (étape j), permettant de générer M échantillons ;
- la figure 2 illustre la construction progressive des M échantillons, dans le cas où L=4; pour la forme d'onde Iota;
- la figure 3 illustre de façon plus détaillée le fonctionnement du procédé de modulation de l'invention, pour les instants j-1 à j+2.
- la figure 4 précise l'amorçage de la procédure de modulation de la figure 3, dans le cas où L=4.
- la figure 5 est un schéma de principe d'un circuit de IFFT complexe connu en soi;
- les figures 6A à 6C illustrent des architectures optimisées, mettant en

10

25

30

oeuvre des FIFOs, et utilisant respectivement un seul multiplieur (figure 6A), L multiplieurs (figure 6B) ou 2L multiplieurs (figure 6C) ; ce procédé, dans le cas où une structure FIFO est choisie.

- la figure 7 présente un mode de réalisation optimisé de la FFT inverse, utilisant une FFT à entrées réelles ;
- la figure 8 illustre le fonctionnement du procédé de démodulation de l'invention, dans le cas L=4;
- la figure 9 présente le cas général de la démodulation, qui se déduit directement de la figure 8 ;
- la figure 10 illustre une architecture de démodulateur correspondant ;
- les figures 11 et 12 présentent deux mises en oeuvre du filtrage de réception, dans le cas d'une structure FIFO, utilisant respectivement L et 2L multiplieurs.

5-2 Notations

15 Espacement interporteuses: V_0 .

. Durée intersymboles : τ_0 .

. Densité du réseau : $1/(v_0\tau_0) = 2$.

. Bande allouée au signal : $W = 2Mv_0$.

. Fréquence d'échantillonnage : $f_e = 1/T_e = M/\tau_0$.

20 . Longueur de troncature de la fonction prototype : $2L\tau_0$.

En théorie, la fonction prototype est de support temporel et/ou fréquentiel infini. Cependant, pour implémenter le filtre numérique correspondant, il faut tronquer cette fonction.

C'est le cas en OFDM/OQAM/NYQUIST (support temporel infini) et en OFDM/OQAM/IOTA (supports temporel et fréquentiel infinis). Typiquement, pour la fonction Iota, L=4 au minimum. Pour un échantillonnage à T_e défini ci-dessus, le filtre numérique sera alors de longueur 2LM coefficients réels.

. Indices des échantillons :

Pour être cohérent avec les formules données par la suite, on note :

$$x_{k} = x \left(k \frac{\tau_{0}}{M} - L \tau_{0} \right)$$

$$x_{k+LM} = x \left(k \frac{\tau_{0}}{M} \right)$$
(2)

la fonction prototype g(t), le signal émis s(t) ou le signal émis r(t) peuvent être substitués à x(t).

5-3 Algorithme de modulation

5 5-3-1 Principe

Le signal bande basse centré autour de la fréquence $Mv_0 = f_e/2$, s'écrit

$$s(t) = \sum_{n} \sum_{m=0}^{2M-1} a_{m,n} i^{m+n} e^{2i\pi n v_0 t} g(t - n\tau_0)$$

$$c_{m,n}$$
(3)

Un échantillon du signal s'écrit donc

10

20

$$s(p\frac{\tau_0}{M}) = \sum_{n=0}^{2M-1} \sum_{m=0}^{2M-1} a_{m,n} i^{m+n} e^{2i\pi \frac{mp}{2M}} g\left((p-nM)\frac{\tau_0}{M}\right)$$
(4)

Avec les notations introduites ci-dessus (Formule (2)), on a, après calcul,

15
$$s_p = \sum_{n=0}^{2M-1} \sum_{m=0}^{2M-1} a_{m,n} i^{m+n} e^{2i\pi \frac{mp}{2M}} (-1)^{mL} g_{p-nM}$$
 (5)

Etant donnée la décroissance rapide de la fonction prototype, seuls ses échantillons indicés de 0 à 2ML-1 sont considérés comme non nuls. Nous devrons donc avoir $0 \le p - nM \le 2ML - 1$. En posant p = k + jM où $0 \le k \le M - 1$, nous obtenons $j - (2L - 1) \le n \le j$.

L'équation (5) devient

$$s_{k+jM} = \sum_{n=j-(2L-1)}^{j} \sum_{m=0}^{2M-1} a_{m,n} i^{m+n} (-1)^{m(n+L)} e^{2i\pi \frac{m(k+(j-n)M)}{2M}} g_{k+(j-n)M}$$
 (6)

Enfin, en posant q = j - n, nous obtenons la formule dont découle

l'algorithme de modulation :

$$S_{k+jM} = \sum_{q=0}^{2L-1} \underbrace{\sum_{m=0}^{2M-1} \underbrace{a_{m,(j-q)} i^{m+(j-q)} (-1)^{m(j-q+L)}}_{\text{Pre-modulation}} e^{2i\pi \frac{m(k+qM)}{2M}} \cdot g_{k+qM}}_{\text{Pre-modulation par la fonction prototype g(t)}} \cdot g_{k+qM}$$
avec
$$\begin{cases} 0 \le k \le M-1 \\ j \in \mathbb{Z} \end{cases}$$
 (7)

En notant $c_{m,j-q}$ les valeurs d'entrées pré-modulées, soit

$$c_{m,j-q} = a_{m,(j-q)} i^{m+(j-q)} (-1)^{m(j-q+L)}$$

l'équation (7) devient :

10

15

20

5

$$s_{k+jM} = \sum_{q=0}^{2L-1} \left(\sum_{m=0}^{2M-1} c_{m,j-q} e^{2i\pi \frac{m(k+qM)}{2M}} \right) g_{k+qM}$$
 (8)

Cette dernière formule conduit à un algorithme de modulation en trois étapes principales :

- Pré-modulation des données grâce à une multiplication complexe simple.
 - Transformée de Fourier inverse (par l'algorithme IFFT).
 - Filtrage par la fonction prototype.

Ici, comme dans la suite de ce document, on entend par filtrage une opération de pondération des résultats de 2L FFT inverses par certaines valeurs de la fonction prototype, suivie d'une opération de sommation de ces coefficients pondérés. Il s'agit en d'autres termes d'une combinaison linéaire.

On présente ci-dessous deux modes de mise en oeuvre possibles. Le second est optimal et fait plus précisément l'objet de l'invention.

Bien qu'en pratique, on travaille au rythme échantillon τ_0/M , nous garderons la structure de bloc de M échantillons pour décrire ces modes de mise en oeuvre

avec plus de clarté.

5

10

15

20

25

5-3-2 Architecture directe

Au vu de la formule (8), il faut effectuer 2L IFFT de taille 2M complexes pour générer M échantillons (correspondant à la durée d'un symbole multiporteuse τ_0).

Cependant, le résultat d'une IFFT intervient sur le calcul de 2L blocs consécutifs d'échantillons. Pour calculer les M échantillons courants, il ne faut donc calculer que la Transformée de Fourier inverse des 2M dernières données entrées dans le modulateur, les résultats des 2L-1 autres IFFT ayant été calculés aux étapes précédentes, et stockés en mémoire.

L'algorithme de modulation comprend donc les étapes principales suivantes :

- Pré-modulation des 2M entrées réelles, délivrant 2M complexes.
- Transformée de Fourier inverse de taille 2M complexes (algorithme IFFT).
- Stockage du résultat en réactualisant un buffer de taille 2L*2M complexes (contenant les résultats des 2L FFT inverses impliquées dans le calcul).
- Filtrage de 2LM éléments du buffer de stockage par la fonction prototype.
- Emission des M échantillons complexes ainsi calculés.

La taille mémoire requise est donc :

- une RAM de taille 2L*2M complexes (buffer d'entrée).
- une ROM de taille ML+1 réels (coefficients de pondération).

(La fonction prototype étant choisie symétrique, sur les 2ML coefficients de pondération, seuls ML+1 sont distincts).

Cette première façon de procéder laisse entrevoir un gaspillage de mémoire RAM. La deuxième architecture proposée montre qu'il est possible de réduire de plus que de moitié la taille de mémoire RAM nécessaire. Cette réduction s'accompagne d'une réduction du nombre d'opérations, et donc d'une augmentation de la vitesse de traitement.

5-3-3 Architecture optimisée

Il est possible d'optimiser l'architecture du modulateur, selon l'invention, 30 tant au niveau du filtrage par la fonction prototype que de la FFT inverse. En effet, en analysant la formule (8), on peut vérifier que pour chacune des 2L IFFT impliquées dans le calcul du bloc courant de M échantillons, seuls M points sur 2M sont utilisés.

Il est alors possible de réduire de moitié la mémoire RAM nécessaire en stockant les données servant aux calculs des différents blocs d'échantillons après le filtrage, et non avant. De plus, la structure particulière des données complexes en entrée de la FFT inverse $(a_{m,n} \ (-1)^{m(n+L)} \ i^{m+n})$ permet d'utiliser un algorithme de FFT inverse à entrées réelles.

Afin de préciser ce procédé, nous allons développer la formule (8):

$$10 s_{k+jM} = \sum_{q'=0}^{L-1} \left[\sum_{m=0}^{2M-1} c_{m,j-2q'} e^{2i\pi \frac{m k}{2M}} g_{k+2q'M} + \sum_{m=0}^{2M-1} c_{m,j-(2q'+1)} e^{2i\pi \frac{m (k+M)}{2M}} g_{k+(2q'+1)M} \right]$$

Posons:

$$C_{k,n} = \sum_{m=0}^{2M-1} c_{m,n} e^{2i\pi \frac{m k}{2M}}$$
 (9.1)

15 et

5

$$C_{k+M,n} = \sum_{m=0}^{2M-1} c_{m,n} e^{2i\pi \frac{m(k+M)}{2M}}$$
 (9.2)

Nous avons:

$$s_{k+jM} = \sum_{q'=0}^{L-1} \left[C_{k,j-2q'} g_{k+2q'M} + C_{k+M,j-(2q'+1)} g_{k+(2q'+1)M} \right]$$
avec $0 \le k \le M-1$ (10)

L'équation (10) traduit la construction de M valeurs complexes à partir de 2ML valeurs complexes. Elle peut s'écrire de façon plus générale :

$$s_{k+jM} = \sum_{q=0}^{2L-1} \left[\alpha_{k,q} C_{k,j-q} + \beta_{k,q} C_{k+M,j-q} \right]$$

$$\text{avec } 0 \le k \le M-1$$
(11)

15

20

25

30

Dans le mode de réalisation décrit,

$$\alpha_{k,q} = \begin{cases} 0 & \text{si q est impair} \\ g_{k+qM} & \text{si q est pair} \end{cases} \text{ et } \beta_{k,q} = \begin{cases} g_{k+qM} & \text{si q est impair} \\ 0 & \text{si q est pair} \end{cases}$$

Pour générer M échantillons selon cet algorithme de modulation, on peut donc procéder ainsi que cela est illustré en figure 1 (étape j):

- Pré-modulation 11 des 2M entrées réelles.
- Transformée de Fourier inverse 12 des 2M données complexes ainsi obtenues, de façon à générer des $C_{k,j}$ et $C_{k+M,j}$.
- Pondération 13 (correspondant à l'application de la fonction prototype) du résultat de la Transformée de Fourier inverse par la fonction prototype : L opérations de pondération parallèles.

Les L vecteurs de pondération, de taille 2M, ont pour coefficients :

$$[g_0,...,g_{2M-1}], [g_{2M},...,g_{4M-1}],..., [g_{2LM-2M},...,g_{2LM-1}].$$

- Addition 14 de ces résultats de pondération au buffer de sortie de taille 2ML complexes.
- Décalage 15 du buffer de sortie avec émission de M échantillons, correspondants aux M plus anciennes valeurs contenues dans le buffer.

Un échantillon du signal à émettre représente une somme de 2L résultats de IFFT pondérés. Chaque bloc de M cases mémoire consécutives du buffer de sortie contient M sommes partielles de 2L- m_{bloc} termes chacune, où m_{bloc} varie de 1 à 2L (m_{bloc} =2L correspond au bloc "tout à zéro", dû à l'opération de décalage du buffer (étape 14) à l'instant $(j-1)\tau_0$). Les 2ML éléments issus des L opérations de pondération parallèles sont ici ajoutés aux 2ML éléments du buffer.

Après cette opération, les M sommes partielles du buffer correspondant à $m_{bloc} = 1$ sont complétées, c'est à dire que les M échantillons courants sont calculés et peuvent donc être émis.

Ce fonctionnement est décrit par la figure 2, dans le cas où L=4. Chaque ligne illustre la situation du buffer de construction des données à émettre, à un instant donné. Il faut 2L temps symbole consécutifs pour construire progressivement un échantillon à émettre.

10

15

25

30

La forme d'onde 2L représentée correspond à la fonction Iota. Elle est représentée par les 2L vecteurs de coefficients $22 [g_k]$ à $[g_{k+7M}]$, où l'indice k varie de 0 à M-1.

A chaque instant, les 2M coefficients en entrée sont multipliés (23) par les coefficients 22, puis additionnnés (24) chacun à une somme partielle.

Les M sommes partielles complétées à l'étape 15 sont émises, le contenu du buffer est décalé de M cases mémoire (de sorte à assurer le bon ordre du calcul des M prochains échantillons) et M zéros sont insérés dans les M cases mémoire vacantes.

La diagonale 25 illustre ainsi le calcul de S_{k+jM} .

La figure 3 illustre de façon plus détaillée le fonctionnement de cet algorithme, pour les instants j-1 à j+2. Si l'on considère l'instant j, les coefficients $a_{m,j}$ à transmettre alimentent le module 31 de pré-modulation, qui fournit à la FFT inverse 32 les coefficients $c_{m,j}$. La FFT inverse délivre les $C_{k,j}$ et $C_{k+M,j}$ (l'indice k variant de 0 à M-1) qui sont soumis à la pondération 33 (L opérations de pondération en parallèle) pour délivrer les résultats 34, qui sont sommés dans un buffer de sortie 35.

On a indiqué, sur la figure 3, le contenu exact de ces buffers de sortie.

La figure 4 précise l'amorçage de cette procédure de modulation, dans le cas $0 \cdot L = 4$.

L'architecture du modulateur correspondant à l'algorithme ci-dessus présenté devra donc comporter :

une ROM de taille ML+1 réels, contenant les coefficients du filtre.

une RAM de taille 2ML complexes correspondant au buffer de sortie.

un circuit de FFT complexe (réalisant une FFT inverse) de taille 2M.

Pour augmenter la vitesse de traitement, on parallélisera les opérations de pondération en utilisant L RAMs de taille 2M associées à L multiplieurs, ou même 2L RAMs de taille M complexes associées à 2L multiplieurs, au lieu d'une RAM de 2ML complexes.

La complexité du circuit de modulation est donc :

pour le filtrage :

10

15

20

25

Afin de réaliser le filtrage, nous multiplions les résultats de la FFT inverse complexe par les 2ML coefficients de la fonction prototype, en réalisant L opérations de pondération en parallèle, dont nous ajoutons les résultats au buffer de sortie. Etant donné que les coefficient de la fonction prototype sont réels, nous avons (2×2ML) multiplications réelles et 2ML additions complexes ou 4ML additions réelles. La taille du buffer de sortie est alors 2ML mémoires complexes ou 4ML mémoires réelles.

pour la transformation IFFT:

Les résultats indiqués dans le tableau ci-dessous concernent un circuit de IFFT complexe conventionnel, dont le schéma de principe est donné figure 5. Elle comprend un buffer d'entrée 51, recevant 2M entrées, une unité de calcul 52, alimentée par des coefficients mémorisés en mémoire ROM 53 et des valeurs calculées stockées dans une mémoire RAM 54, qui délivre 2M sorties. Un module de contrôle pilote ces divers éléments.

Ce tableau donne une estimation des opérations et matériels nécessaires pour la partie de modulation :

Modulation	Additions	Multiplications	RAM	ROM	FIFO
	(Réelle)	(Réelle)	(Réelle)	(Réelle)	(Réelle)
Pré-modulation	х	x	x	х	х
FFT inverse	$6M(1+\log_2 M)$	$4M(1+\log_2 M)$	8 <i>M</i>	2 <i>M</i>	x
Filtrage	4ML	4ML	4ML	<i>ML</i> +1	x

On notera qu'aucune multiplication ni addition n'est nécessaire pour la prémodulation car la multiplication complexe simple à effectuer à cette étape se traduit, au niveau de l'architecture, par des permutations de parties réelles et imaginaires, ainsi que des changements de signe.

Selon une variante de l'invention, un gain supplémentaire de place mémoire peut être obtenu. Il est en effet possible de n'utiliser que (2L-1) RAMs de M complexes (stockage total : 2ML-M complexes au lieu de 2ML). Pour ce faire, à l'étape j, on lit les M échantillons à émettre dans la RAM correspondante, et on

10

15

20

25

30

écrit, au fur et à mesure, les M complexes $C_{k+M,j}g_{k+(2L-1)M}$ aux mêmes adresses. Pour réaliser cette opération de filtrage, on pourra utiliser, au choix, des RAMs ou des FIFOs.

Les figures 6A à 6C illustrent ce procédé, dans le cas où une structure FIFO est choisie.

Dans le cas de la figure 6A, un seul multiplieur 61 est mis en oeuvre. Il assure la multiplication des données délivrées par la FFT inverse par les coefficients de pondération, et alimente un additionneur 62, qui reçoit également la sortie de la mémoire FIFO 63 contenant 2ML-M complexes. Cette FIFO 63 est alimentée par le résultat de l'addition 62. Un module de commande 64 permet de diriger la sortie de la FIFO vers l'extérieur, pour délivrer les M complexes prêts à émettre 65.

Il est possible d'utiliser N multiplieurs en parallèle, où N = 1,2,4,...2L.

Ainsi, dans le cas de la figure 6B, on met en oeuvre L(=4) multiplieurs en parallèle 61₁ à 61₄. Ils sont alimentés alternativement par l'un ou l'autre des coefficients de pondération qui leur sont associés.

Ils alimentent chacun un additionneur 62₁ à 62₄ qui reçoit également des données des 2L mémoires FIFO 63₁ à 63₇ comprenant chacune M complexes. La FIFO 63₁ délivre les M sorties complexes. Des moyens de sélection 66 permettent de sélectionner la FIFO à prendre en compte à chaque instant.

La figure 6C présente le cas de la mise en oeuvre de 2L (=8) multiplieurs. Dans ce cas, la structure ne nécessite plus la présence de moyens de commande. Les 2L mémoires FIFO 63₁ à 63₇ sont chacune alimentées par un multiplieur 61₁ à 61₈, associé à son propre coefficient de pondération, et associées à un additionneur 62₁ à 62₈.

Il est à noter que la réduction de la place mémoire nécessaire au buffer de sortie est intéressante uniquement si les deux conditions suivantes sont respectées :

- l'algorithme utilisé pour réaliser la FFT inverse range ses sorties dans l'ordre "optimal" $C_{0,j}, C_{M,j}, C_{1,j}, C_{M+1,j}, ..., C_{M-1,j}, C_{2M-1}$ et fonctionne au rythme $\tau_0/(2M)$.

En effet, dans le cas de sorties rangées dans l'orde "bit-reverse" ou même dans un ordre "naturel" $C_{0,j}, C_{1,j}, ..., C_{2M-1,j}, C_{2M-1,j}$, le gain de mémoire

10

15

20

30

proposé, dû à une écriture et une lecture simultanée dans le buffer de sortie, nécessite alors de réordonner les sorties de la FFT inverse dans l'ordre "optimal", ce qui nécessite une mémorisation en sortie de FFT. L'un dans l'autre, le gain de mémoire sera alors négligeable, voire nul.

- les multiplieurs utilisés, pour éviter tout stockage des sorties de la FFT inverse, fonctionnent "rapidement" : le rythme de fonctionnement de N multiplieurs en parrallèle doit être égal à $N\tau_0/(2LM)$, pour N = 1,2,4,...2L.

Selon une autre variante de l'invention, il est possible d'optimiser la FFT inverse. Etant donné le caractère complexe "particulier" des entrées $(a_{m,n}(-1)^{m(n+L)}i^{m+n})$ de la FFT inverse à l'émission, il est possible d'utiliser un algorithme de FFT à entrées réelles.

Il est connu que déphaser de i^m les entrées x_m d'une FFT de taille 2M, revient à appliquer une permutation circulaire à ses sorties y_k de M/2 vers la gauche. En appliquant ce résultat, il apparaît clairement que l'étape de pré-modulation :

$$(a_{mn}i^{m+n}(-1)^{m(n+L)})$$

suivie de la FFT inverse complexe peut être réalisée, ainsi que cela est illustré en figure 7, selon les étapes suivantes :

- FFT inverse réelle 71 des données (-1)^{m(n+L)} a_{m,n}.
- Permutation circulaire 72 de M/2 des sorties.
- Multiplication 73 par in.

Un tel algorithme permet de réduire de moitié la place mémoire nécessaire à la FFT, ainsi que le nombre d'opérations. La figure 5 représente ces trois opérations.

On peut noter que l'opération de multiplication par (-1)^{m(n+L)} a été omise. En effet, elle peut être évitée.

A l'émission, pour générer le signal en bande basse s(t) (équation 1) de façon numérique, il faut multiplier les $a_{m,n}$ par $(-1)^{m(n+L)}$. En réception, l'estimation des données nécessitent à nouveau cette multiplication, comme on le verra par la suite.

Etant donné que le retrait de ce terme multiplicatif n'agit en rien sur l'orthogonalité

des translatées "temps-fréquence", il est possible de s'affranchir de cette multiplication. Cela revient alors à générer le signal bande basse, centré autour de la fréquence $Mv_0 = f_e/2$, suivant :

$$s(t) = \sum_{n} \sum_{m=0}^{2M-1} a_{m,n} (-1)^{m(n+L)} e^{i\phi_{m,n}} e^{2i\pi n n v_0 t} g(t - n\tau_0).$$

6 - Démodulation

10

15

20

25

Le procédé de démodulation doit permettre de récupérer l'information utile émise grâce aux échantillons du signal reçu en réception. Nous supposons ici que le canal "délai-Doppler" (cas le plus général) de fonction de transfert T(f,t) est parfaitement estimé, et qu'il est localement assimilé à un canal multiplicatif complexe $T_{m,j} = \rho_{m,j} e^{i\theta_{m,j}}$.

Etant donné l'orthogonalité des translatées "temps-fréquence" de la fonction prototype, l'information émise à l'instant $j\tau_0$, sur la porteuse m est ainsi estimée :

$$\hat{a}_{m,j} = \Re \left[\frac{1}{\rho_{m,j}} e^{-i\theta_{m,j}} \int r(t) g_{m,j}^*(t) dt \right]$$
 (12)

En pratique, nous travaillons sur les versions échantillonnées à $\frac{\tau_0}{M} = \frac{1}{W}$ du signal reçu, la formule de démodulation devient donc :

$$\hat{a}_{m,j} \approx \Re \left[\frac{1}{\rho_{m,j}} e^{-i\theta_{m,j}} (-i)^{m+j} \frac{1}{W} \sum_{p \in \mathbb{Z}} r \left(p \frac{\tau_0}{M} \right) e^{-2i\pi m \frac{p}{2M}} g \left((p-jM) \frac{\tau_0}{M} \right) \right]$$
(13)

En reprenant les notations données par la formule (2) et en tenant compte du nombre limité de coefficients représentatifs de la fonction prototype (2ML), nous obtenons comme formule de démodulation:

15

$$\hat{a}_{m,j} = \Re e \left[\frac{1}{\frac{1}{\rho_{m,j}}} \frac{e^{-i\theta_{m,j}} (-i)^{m+j} (-1)^{m(j+L)}}{W} \sum_{k=0}^{2M-1} \underbrace{\sum_{k=0}^{L-1} \frac{\sum_{j=0}^{N-1} r_{k+jM+2qM} g_{k+2qM}}{\sum_{j=0}^{N-1} r_{k+jM+2qM} g_{k+2qM}}_{\text{Repliement}} \right] e^{-2i\pi m \frac{k}{2M}}$$
avec
$$\begin{cases} p = jM + 2qM + k \\ 0 \le k \le 2M - 1 \\ 0 \le q \le L - 1 \end{cases}$$
(14)

La formule (14) suggère cinq étapes pour l'algorithme rapide de démodulation:

- Pondération des échantillons reçus par la fonction prototype.
 - Repliement temporel.
 - FFT complexe de taille 2M.
 - Correction de phase et d'amplitude.
 - Extraction de la partie réelle.
- La solution proposée selon l'invention pour minimiser la place mémoire occupée par le filtrage (pondération et repliement temporel) en réception est la suivante :
 - Insérer les M échantillons reçus dans un buffer d'entrée de taille 2ML complexes.
 - Multiplier les données de ce buffer par les coefficients représentatifs de la fonction prototype.
 - Sommer les résultats de ces multiplications (Repliement temporel).
 - Appliquer une Transformée de Fourier directe aux 2M valeurs complexes ainsi obtenues.
- Corriger le résultat de cette FFT en phase et en amplitude.
 - Extraire la partie réelle.

Il est à noter que cette technique est indépendante de la façon dont le signal a été construit à l'émission. Elle peut s'appliquer à la réception de tout type de signaux multiporteuses OFDM/OQAM.

Afin d'illustrer le fonctionnement de cet algorithme, nous décomposons les signaux de taille 2M complexes en 2 sous-signaux de M complexes chacun, de la façon suivante :

$$r_{k+jM+2qM} = r_{k'+jM+2qM} \times 1_{\{k \in \{0,\dots,M-1\}\}} + r_{(k'+M)+jM+2qM} \times 1_{\{k \in \{M,\dots,2M-1\}\}}$$

$$\text{avec} \begin{cases} 0 \le k \le 2M - 1 \\ 0 \le k' \le M - 1 \end{cases}$$
(15.1)

et

$$g_{k+jM+2qM} = g_{k'+jM+2qM} \times 1_{\{k \in \{0,\dots,M-1\}\}} + g_{(k'+M)+jM+2qM} \times 1_{\{k \in \{M,\dots,2M-1\}\}}$$

$$\text{avec} \begin{cases} 0 \le k \le 2M - 1 \\ 0 \le k' \le M - 1 \end{cases}$$
(15.2)

10 L'entrée de la FFT sera quant à elle notée $R_{k,j} = \sum_{q=0}^{L-1} r_{k+jM+2qM} \cdot g_{k+2qM}$, k variant de 0 à 2M-1.

L'estimation des données émises débutera après un retard de $(2L-1)\tau_0$. Il faut, en effet, que tous les échantillons reçus comprenant la donnée $a_{m,j}$ soient stockés dans le buffer d'entrée avant de calculer $\hat{a}_{m,j}$.

Les notations (15.1) et (15.2) ci-dessus permettent d'écrire, dans le cas L=4, les entrées de la FFT nécessaires à l'estimation de $a_{m,0}$ ces équations sous la forme (avec k' = 0...M-1):

$$R_{k',0} = r_{k'}g_{k'} + r_{k'+2M}g_{k'+2M} + r_{k'+4M}g_{k'+4M} + r_{k'+6M}g_{k'+6M}$$

$$R_{k'+M,0} = r_{k'+M}g_{k'+M} + r_{k'+3M}g_{k'+3M} + r_{k'+5M}g_{k'+5M} + r_{k'+7M}g_{k'+7M}$$

De même, les entrées de la FFT correspondant à l'estimation des $a_{m,1}$ (m=0 à 2M-1) sont ainsi construits :

$$\begin{array}{lll} R_{k',1} & = & r_{k'+M}g_{k'} + & + r_{k'+3M}g_{k'+2M} + & + r_{k'+5M}g_{k'+4M} + & + r_{k'+7M}g_{k'+6M} \\ R_{\cdot k'+M,1} & = & r_{k'+2M}g_{k'+M} + & + r_{k'+4M}g_{k'+3M} + & + r_{k'+6M}g_{k'+5M} + & + r_{k'+8M}g_{k'+7M} \end{array}$$

La figure 8 illustre le fonctionnement de l'architecture proposée, dans le cas L=4. Le cas général est illutré par la figure 9, et se déduit directement de la figure 8.

10

15

20

25

Sur cette dernière figure, les M échantillons 81 reçus à un instant, sont stockés dans un buffer d'entrée 82. A chaque temps symbole, les données contenues dans ce buffer 82 sont multipliées (83) par les coefficients de pondération 84, représentatifs de la forme d'onde 85 (IOTA dans l'exemple), puis additionnées (86) pour réaliser le repliement.

Les données R_{kjj} correspondantes alimentent la FFT 87, effectuées sur 2M échantillons complexes. On effectue ensuite une correction de phase 88, puis une extraction 89 de la partie réelle.

Enfin, on réalise un décalage du contenu du buffer d'entrée 82. La figure 8 présente le contenu de ce buffer pour huit instants successifs, correspondant à la production des sorties \hat{a}_{mi} à \hat{a}_{mi+7} .

Les formules précédentes représentent le cas du démodulateur associé à un modulateur OFDM/OQAM de densité 2. Cependant, cette dernière architecture resterait applicable au cas de la restitution de 2M complexes à partir de M complexes, découlant du cas général de modulation illustré par la formule (11). La formule générale associée serait :

$$\begin{cases}
R_{k',j} = \sum_{q'=0}^{2L-1} r_{k',j+q'} \cdot \alpha'_{k',q'} \\
R_{k'+M,j} = \sum_{q'=0}^{2L-1} r_{k',j+q'} \cdot \beta'_{k',q'}
\end{cases}$$
avec $k' \in \{0,...,M-1\}$ (16)

L'algorithme ci-dessus requiert les moyens suivants :

- une RAM de taille 2ML complexes (buffer d'entrée).
- une ROM de taille (ML+1) réels (coefficients du filtre numérique).
- 1, L ou 2L multiplieurs complexes, selon le degré de parallélisation des opérations de pondération.
 - un circuit FFT complexe de taille 2M.

La figure 10 illustre l'architecture proposée.

Le buffer d'entrée, pouvant contenir 2ML complexes, reçoit M échantillons à chaque τ_0 . On effectue la pondération par la fonction prototype par les multiplications 102, puis le repliement, à l'aide de deux additionneurs 103_1 et 103_2 ,

10

15

20

25

qui alimentent un buffer 104 de 2M valeurs alimentant la FFT complexe 105.

En sortie de la FFT 105, on effectue une correction de phase et d'amplitude 106, puis l'on sélectionne la partie réelle 107, pour fournir les 2M réels transmis.

De même qu'à l'émission, il est possible de paralléliser les opérations de pondérations (multiplications complexes) en utilisant 2L buffers de taille M complexes associés à L, ou 2L multiplieurs, plutôt qu'un seul de taille 2ML. Ces aspects sont illustrés respectivement par les figures 11 et 12. Le fonctionnement se déduit directement de celui décrit en relation avec les figures 6B et 6C pour l'émission.

Il est possible de n'utiliser que (2L-1) RAMs de M complexes (stockage total : 2ML-M complexes au lieu de 2ML) pour stocker les échantillons reçus. Il faut pour cela, à l'étape j, lire le $k^{\text{ème}}$ (k=0..M-1) échantillon reçu à l'étape (j-(2L-1)), et écrire le $k^{\text{ème}}$ échantillon courant à la même adresse.

Pour réaliser cette opération, on pourra, au choix, utiliser des RAMs ou des FIFOs. Les figures 11 et 12 mettent en oeuvre ce procédé, dans le cas d'une structure FIFO.

A nouveau, ainsi qu'à l'émission, il est à noter que la réduction de la place mémoire nécessaire au buffer d'entrée est intéressante uniquement si les deux conditions suivantes sont respectées :

- l'algorithme utilisé pour réaliser la FFT fonctionne au rythme $\tau_0/(2M)$ avec des entrées se présentant dans l'ordre "optimal" $R_{0,j}, R_{M,j}, R_{1,j}, R_{M+1,j}, \ldots, R_{M-1,j}, R_{2M-1,j}$. Dans le cas contraire, une mémorisation à l'entrée de la FFT serait nécessaire, et le gain de mémoire sera a lors négligeable, voire nul.

- les multiplieurs utilisés, également pour éviter tout stockage des entrées de la FFT, fonctionnent "rapidement" : le rythme de fonctionnement de N multiplieurs en parrallèle doit être égal à $N\tau_0/(2LM)$, pour N = 1,2,4,...2L.

25

REVENDICATIONS

- 1. Procédé de modulation d'un signal multiporteuse de densité $1/(v_0.\tau_0)=2$, formé de symboles successifs, comprenant chacun M échantillons à émettre, et constitués d'un jeu de 2M fréquences porteuses orthogonales au sens réel,
- l'écart entre deux fréquences porteuses voisines valant v_0 et l'écart entre les instants d'émission de deux symboles consécutifs, ou temps symbole, valant τ_0 , chacune desdites fréquences porteuses étant modulée selon une même fonction prototype de modulation g(t) présentant une longueur de troncature de $2L\tau_0$, caractérisé en ce qu'il comprend, à chaque temps symbole, les étapes suivantes :
- obtention d'un jeu de 2M coefficients complexes représentatifs de données à émettre ;
 - calcul de 2LM combinaisons linéaires à partir desdits 2M coefficients complexes obtenus, les coefficients de pondération utilisés dans cesdites combinaisons étant représentatifs de ladite fonction prototype g(t), de façon à obtenir 2LM coefficients ;
 - sommation desdits 2LM coefficients pondérés dans des emplacements mémoire prédéterminés respectifs d'une mémoire comprenant 2LM emplacements mémoire représentant 2L groupes de M sommes partielles
- de façon à former progressivement, dans lesdits emplacements mémoire, sur une durée de $2L\tau_0$, M échantillons à émettre ;
 - émission desdits échantillons à émettre.

distinctes.

2. Procédé de modulation selon la revendication 1, caractérisé en ce qu'un échantillon à émettre à l'instant $j\tau_0 + k\tau_0/M$, noté s_{k+jM} s'écrit :

$$s_{k+jM} = \sum_{q=0}^{2L-1} \left[\alpha_{k,q} C_{k,j-q} + \beta_{k,q} C_{k+M,j-q} \right]$$

où : $C_{0,j}$ à $C_{2M-1,j}$ sont les 2M coefficients complexes générés entre les instants $j\tau_0$ et $(j+1)\tau_0$;

30 $\alpha_{k,q}$ et $\beta_{k,q}$ sont lesdits coefficients de pondération.

15

20

30

- 3. Procédé de modulation selon la revendication 2, caractérisé en ce que :
 - $\alpha_{kq} = 0$ pour q impair;
 - $\beta_{k,q} = 0 \text{ pour q pair.}$
- 4. Procédé de modulation selon la revendication 3, caractérisé en ce qu'il
 5 comprend, pour la génération d'un symbole d'indice j formé de M échantillons, les étapes suivantes :
 - obtention de 2M entrées réelles a_{m,n} représentatives d'un signal source;
 -pré-modulation de chacune desdites entrées réelles, produisant 2M coefficients complexes;
 - -transformation de Fourier inverse desdits 2M coefficients complexes, produisant 2M coefficients transformés complexes $C_{0,j}$ à $C_{2M-1,j}$;
 - pour chacun des M couples $(C_{k,j}, C_{(k+M),j})$ dedits coefficients transformés, calcul de 2L couples pondérés, les coefficients de pondération étant représentatives de ladite fonction prototype;
 - addition du résultat de chacune desdites 2LM valeurs pondérées au contenu de 2LM zones mémoire distinctes, de façon à construire progressivement les échantillons à émettre constituants les symboles j, (j+1), (j+2),... (j+2L-1);
 - émission de M échantillons correspondant aux M plus anciens contenus desdites zones mémoire puis mise à zéro du contenu de cesdites M zones mémoire.
 - 5. Procédé de modulation selon l'une quelconques des revendications 1 à 4, caractérisé en ce que les dites étapes sont mises en oeuvre au rythme τ_0/M des échantillons.
- 6. Procédé de modulation selon l'une quelconque des revendications 1 à 5,
 25 caractérisé en ce que ladite étape d'émission est suivie d'une étape de mise à jour desdits emplacements mémoire, comprenant :
 - un décalage physique du contenu de chacun desdits emplacements mémoire, si ces derniers sont des éléments d'un registre à décalage; ou
 - une mise à jour des adresses d'écriture et de lecture desdits emplacements mémoire, si ces derniers sont des éléments d'une mémoire RAM.
 - 7. Procédé de modulation selon l'une quelconque des revendications 1 à 6,

10

15

20

25

caractérisé en ce que lesdits coefficients représentatifs de données à émettre sont obtenus par la mise en oeuvre d'une transformation mathématique comprenant les étapes suivantes:

- application d'une transformation de Fourier inverse réelle ;
- permutation circulaire du résultat de cette transformée inverse de M/2 coefficients vers la gauche;
- multiplication par in de chacun desdits coefficients
- 8. Procédé de modulation selon l'une quelconque des revendications 1 à 7, caractérisé en ce que le signal centré autour de la fréquence Mv_0 s'écrit :

$$s(t) = \sum_{n} \sum_{m=0}^{2M-1} a_{m,n} (-1)^{m(n+L)} i^{m+n} e^{2i\pi m v_0 t} g(t - n\tau_0)$$

- 9. Dispositif de modulation d'un signal multiporteuse de densité $1/(\nu_0.\tau_0)=2$, formé de symboles successifs, comprenant chacun M échantillons à émettre, et constitués d'un jeu de 2M fréquences porteuses orthogonales au sens réel,
- l'écart entre deux fréquences porteuses voisines valant v_0 et l'écart entre les instants d'émission de deux symboles consécutifs valant τ_0 ,
- chacune desdites fréquences porteuses étant modulée selon une même fonction prototype de modulation g(t) présentant une longueur de troncature de $2L\tau_0$, caractérisé en ce qu'il comprend :
 - des moyens de mémorisation temporaire de 2L groupes de M sommes partielles;
 - des moyens de pondération de 2M coefficients complexes représentatifs de données à émettre par des coefficients de pondération représentatifs de ladite fonction prototype g(t);
- des moyens de sommation des coefficients pondérés dans des emplacements mémoire prédéterminés respectifs desdits moyens de mémorisation temporaire,
 - de façon à former progressivement, sur une durée de $2L\tau_0$, lesdits échantillons à émettre.
- 10. Dispositif de modulation selon la revendication 9, caractérisé en ce qu'il30 comprend :

25



- des moyens de transformation mathématique délivrant les dits coefficients représentatifs de données à émettre au rythme $\tau_0/2M$ et dans l'ordre suivant $(C_{0,j},\,C_{M+1,j}),...(C_{M-1,j},\,C_{2M-1,j})\;;$
- 2LM-M emplacements mémoire de type RAM à écriture et lecture simultanées ;
- N multiplieurs complexes fonctionnant au rythme $N\tau_0/2LM$, N valant 1, 2, 4,...ou 2L.

11. Procédé de démodulation d'un signal reçu, correspondant à un signal émis

- multiporteuse de densité 1/(ν₀.τ₀) = 2, formé de symboles successifs, représentés chacun par M échantillons à émettre, et constitués d'un jeu de 2M fréquences porteuses orthogonales au sens réel, l'écart entre deux fréquences porteuses voisines valant ν₀ et l'écart entre les instants d'émission de deux symboles consécutifs, ou temps symbole, valant τ₀, chacune desdites fréquences porteuses étant modulée selon une même fonction prototype de modulation g(t) présentant une longueur de troncature de 2Lτ₀, caractérisé en ce que l'on reconstruit une estimation des 2M données réelles émises à un temps symbole donné, à l'aide des étapes suivantes:
 - échantillonnage dudit signal reçu à la fréquence d'échantillonnage τ_0/M , délivrant M échantillons complexes reçus ;
- mémorisation de chacun desdits M échantillons complexes reçus dans un emplacement prédéterminé d'une mémoire d'entrée comprenant 2ML emplacements complexes, dans laquelle ont été préalablement mémorisés (2L-1)M échantillons reçus pendant les 2L-1 temps symbole précédents;
 - multiplication des 2ML valeurs contenues dans ladite mémoire d'entrée par des coefficients représentatifs de ladite fonction prototype ;
 - repliement temporel, par sommation de 2M séries de L résultats de multiplication, de façon à obtenir 2M valeurs complexes ;
 - traitement desdites 2M valeurs complexes pour former lesdites estimations des 2M données réelles émises.
- 12. Procédé de démodulation selon la revendication 11, caractérisé en ce que les
 2M valeurs complexes issues de l'étape de repliement temporel entre les instants

 $(j+2L-1)\tau_0$ et $(j+2L)\tau_0$ s'écrivent :

$$R_{k',j} = \sum_{q'=0}^{2L-1} \alpha'_{k,q} r_{k'+(j+q')M}$$

$$R_{k'+M,j} = \sum_{q'=0}^{2L-1} \beta'_{k,q} r_{k'+(j+q')M}$$

- 5 où : $r_{k'+(j+q')M}$ représente l'échantillon reçu à l'instant $k'\tau_0+(j+q')\tau_0/M$; $\alpha'_{k,q'}$ et $\beta'_{k,q'}$ sont lesdits coefficients de pondération.
 - 13. Procédé de démodulation selon l'une quelconque des revendications 11 et 12, caractérisé en ce que :
 - $\alpha'_{k,q'} = 0$ pour q' impair;
- 10 $\beta'_{k,q'} = 0$ pour q' pair.

15

25

- 14. Procédé selon l'une quelconque des revendications 11 à 13, caractérisé en ce que ladite étape de traitement comprend les étapes suivantes :
 - application d'une transformation mathématique inverse de celle effectuée lors de la modulation sur lesdites 2M valeurs complexes, délivrant 2M valeurs transformées;
 - correction de distorsions de phase et/ou d'amplitude dues au canal de transmission;
 - extraction de la partie réelle desdites valeurs complexes transformées.
- 15. Procédé de démodulation selon l'une quelconque des revendications 11 à 14, caractérisé en ce que les dites étapes sont mise en oeuvre au rythme τ_0/M des échantillons.
 - 16. Dispositif de démodulation d'un signal reçu, correspondant à un signal émis multiporteuse de densité $1/(v_0.\tau_0)=2$, formé de symboles successifs, représentés chacun par M échantillons à émettre, et constitués d'un jeu de 2M fréquences porteuses orthogonales au sens réel,

l'écart entre deux fréquences porteuses voisines valant v_0 et l'écart entre les instants d'émission de deux symboles consécutifs, ou temps symbole, valant τ_0 , chacune desdites fréquences porteuses étant modulée selon une même fonction

10

15

30

prototype de modulation présentant une longueur de troncature de $2L\tau_0$, caractérisé en ce qu'il comprend :

- des moyens d'échantillonnage dudit signal reçu ;
- des moyens de mémorisation temporaire des échantillons complexes échantillonnés, comprenant 2ML emplacements complexes ;
- des moyens de multiplication desdits échantillons mémorisés par des coefficients de pondération représentatifs de ladite fonction prototype ;
- des moyens de repliement temporel, assurant la sommation de L résultats de pondération, de façon à obtenir 2M valeurs complexes ;
- des moyens de traitement desdites valeurs complexes, délivrant une estimation de 2M données réelles émises à chaque temps symbole.
- **17.** Dispositif de démodulation selon la revendication 16, caractérisé en ce que lesdits moyens de traitement comprennent :
 - des moyens de transformation mathématique inverse de celle effectuée lors de la modulation sur lesdites 2M valeurs complexes ;
 - des moyens de correction de distorsions de phase et/ou d'amplitude dues au canal de transmission ;
 - des moyens d'extraction de la partie réelle des valeurs transformées.
- 18. Dispositif de démodulation selon l'une quelconque des revendications 16 et
 20 17, caractérisé en ce qu'il comprend :
 - des moyens de mémorisation comprenant 2ML-M emplacements mémoire complexes de type RAM à écriture et lecture simultanée ;
 - N multiplieurs complexes fonctionnant au rythme $N\tau_0/2LM$, où N vaut 1, 2, 4 ... ou 2L ;
- des moyens de transformation mathématique fonctionnant au rythme $\tau_0/2M$, dont les entrées, à l'étape j, $R_{0,j}$ à $R_{2M-1,j}$ sont lues dans l'ordre $(R_{0,j}, R_{M,j})$, $(R_{1,j}, R_{M+1,j})$,... $(R_{M-1,1}, R_{2M-1,j})$.
 - 19. Procédé de filtrage délivrant des séries de M valeurs complexes de sortie délivrées à intervalles réguliers, à partir de 2L séries de 2M valeurs complexes d'entrée,

lesdites M valeurs complexes correspondant à une somme pondérée de 2L desdites

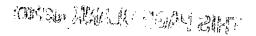
10

valeurs complexes d'entrée à traiter, caractérisé en ce qu'il comprend les étapes suivantes, pour chaque série de valeurs complexes d'entrée :

- calcul de 2LM combinaisons linéaires à partir desdits 2M coefficients complexes obtenus, les coefficients de pondération étant issus de 2L filtres complexes ou réels de taille M,

de façon à obtenir 2LM coefficients;

- sommation de chacune des valeurs pondérées dans un emplacement mémoire prédéterminé, parmi un ensemble de 2ML emplacement mémoire contenant chacun une somme partielle, de façon à former progressivement lesdites valeurs de sortie, dans lesdits emplacements mémoire, sur une durée correspondant à la réception de 2L séries de valeurs complexes d'entrée.



THIS PAGE BLANK (USPTO)

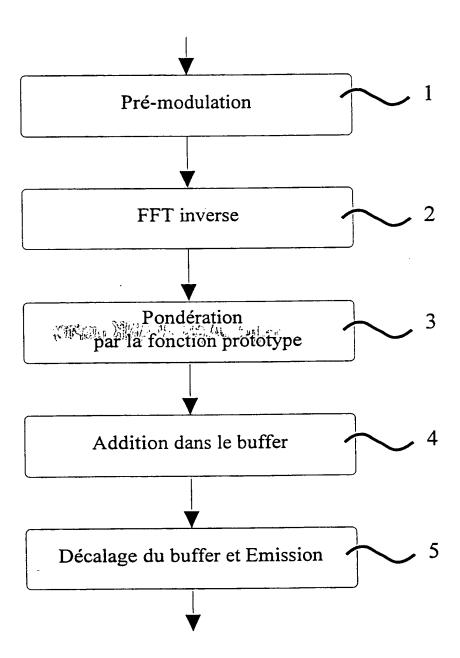


Figure 1

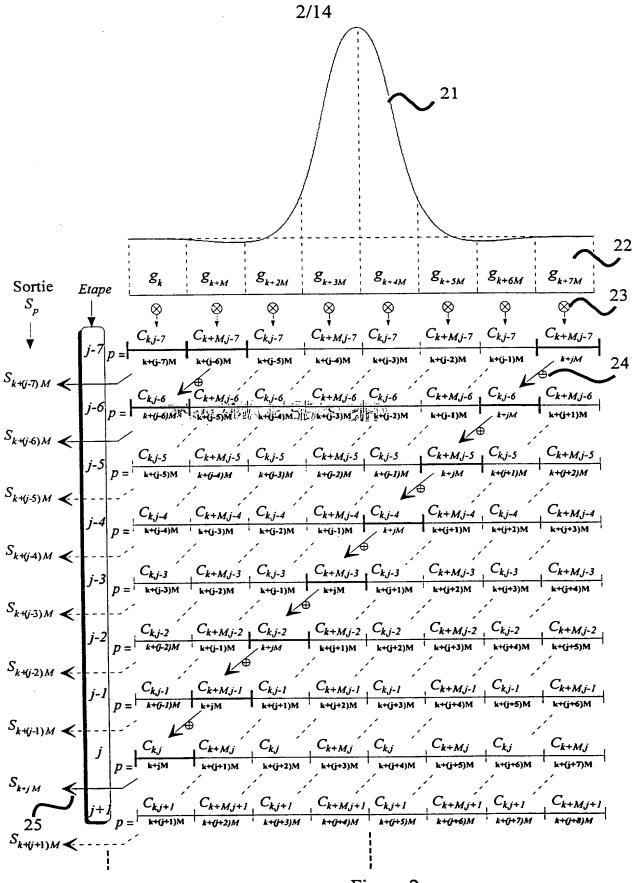
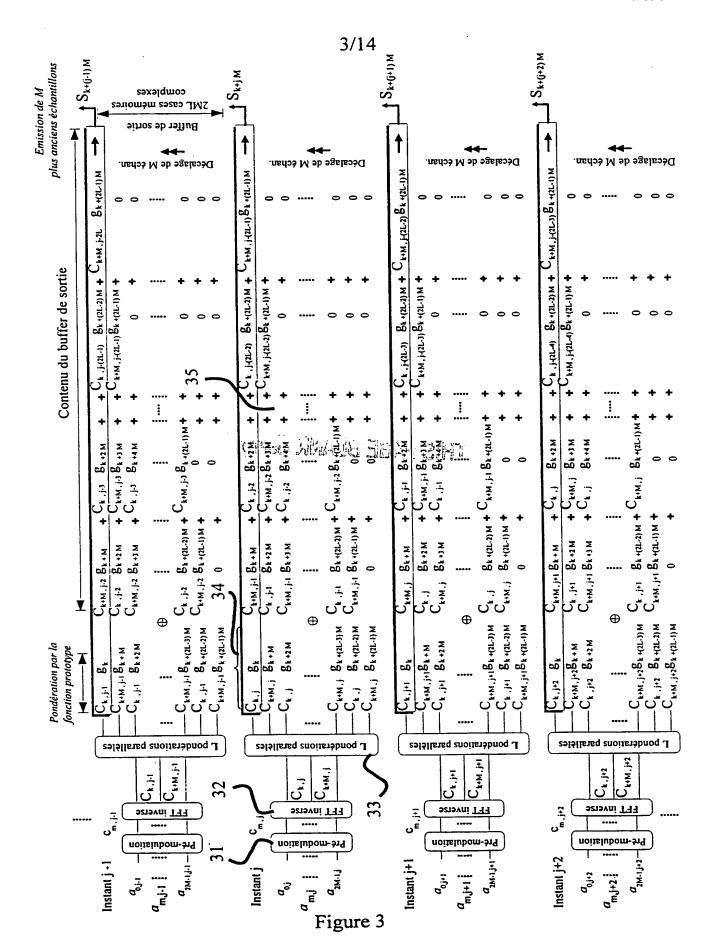
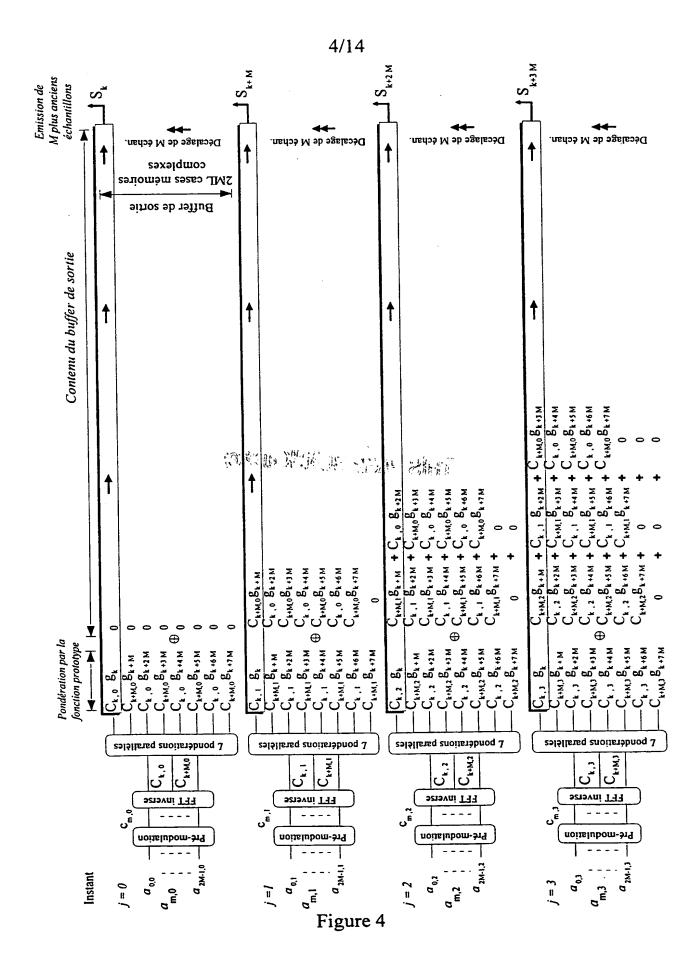


Figure 2



WO 99/01967 PCT/FR98/01398



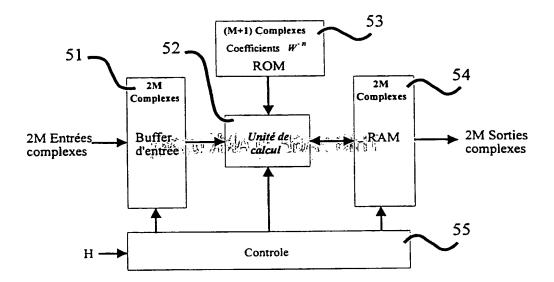


Figure 5

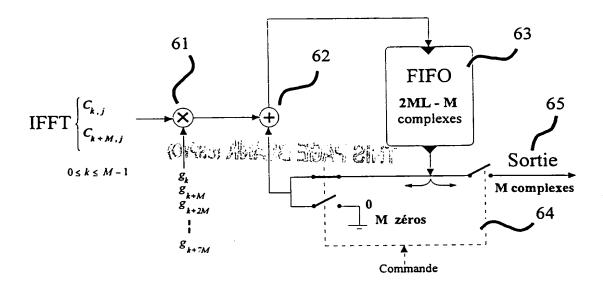


Figure 6A

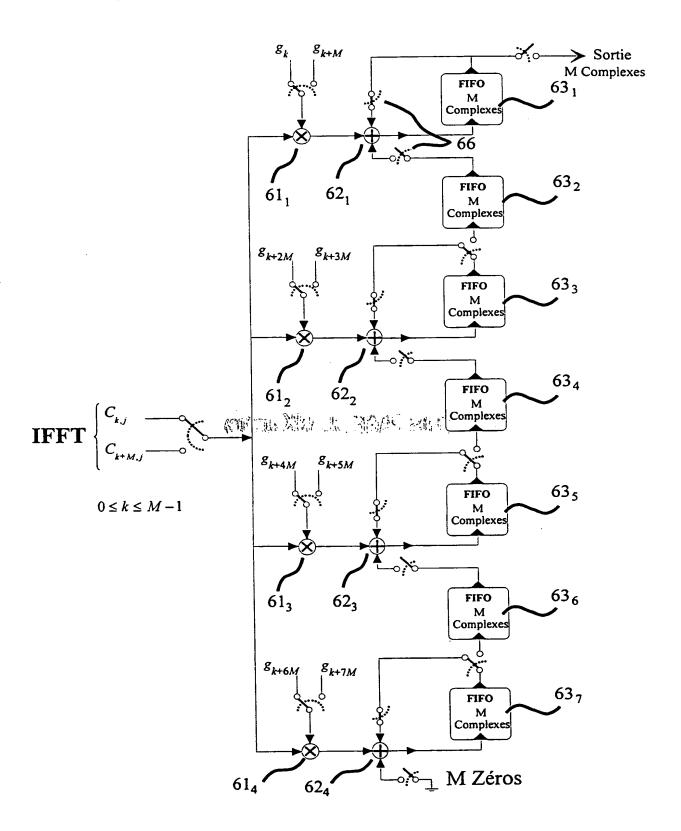


Figure 6B

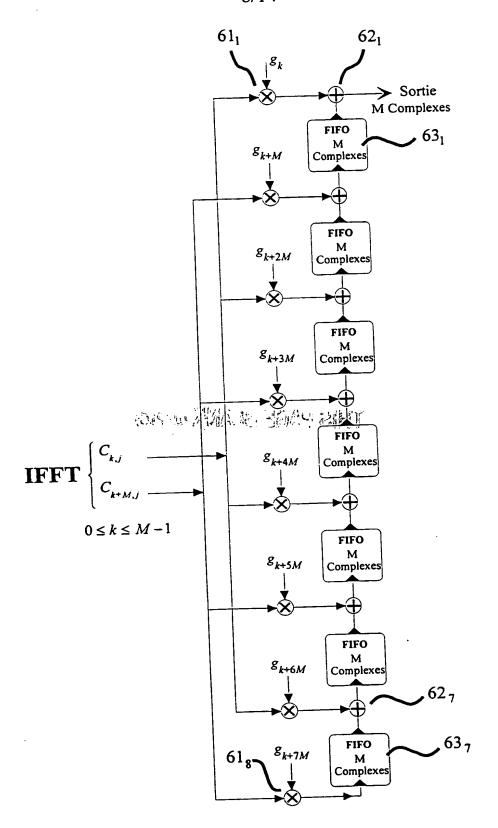


Figure 6C

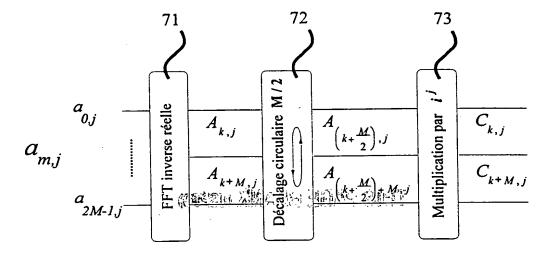


Figure 7

THIS PAGE BLANK (USFED)

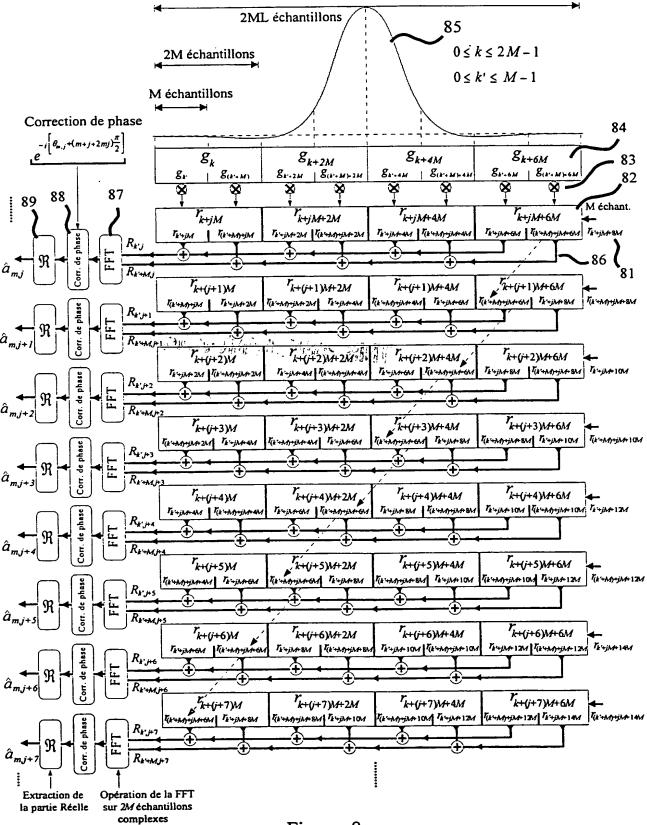


Figure 8

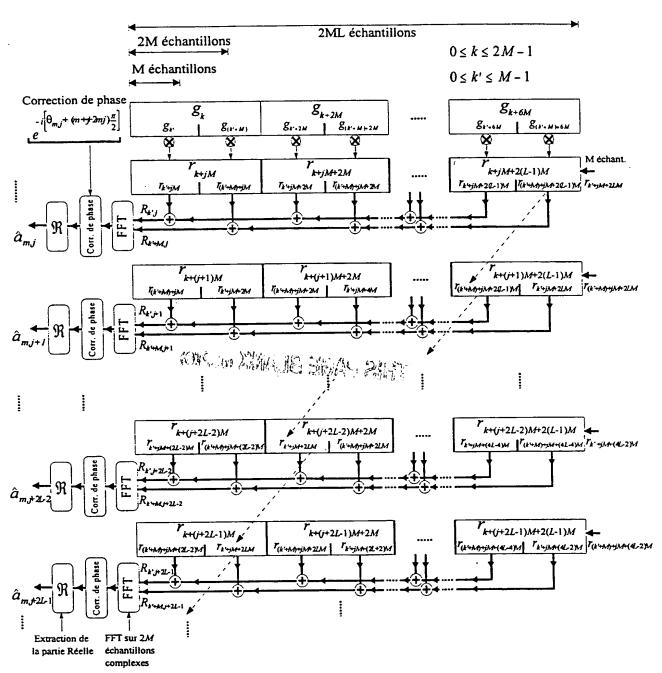


Figure 9

WO 99/01967 PCT/FR98/01398



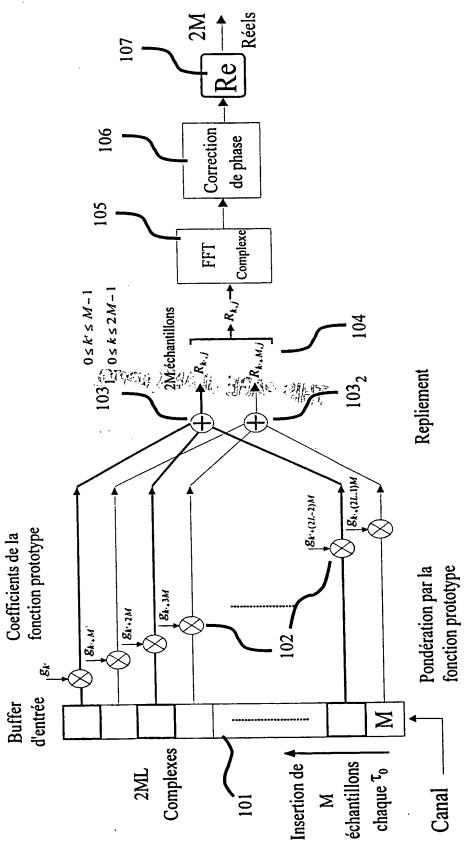


Figure 10

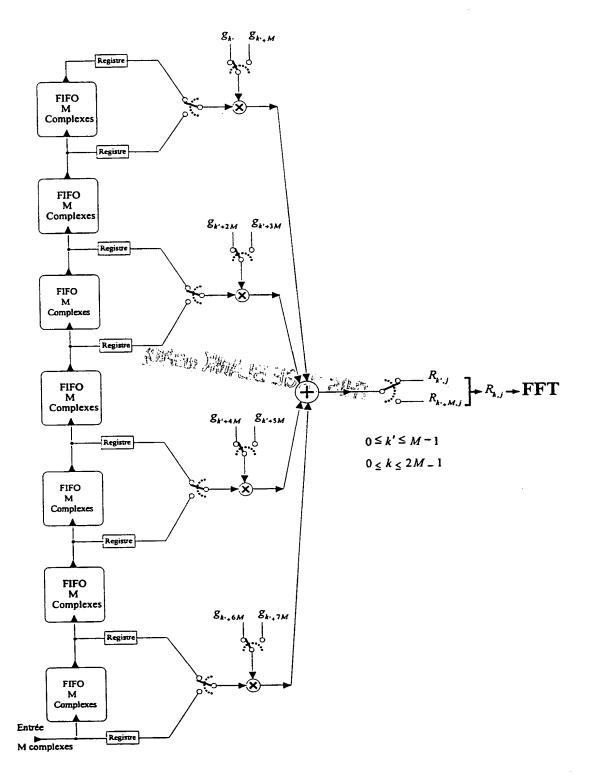


Figure 11

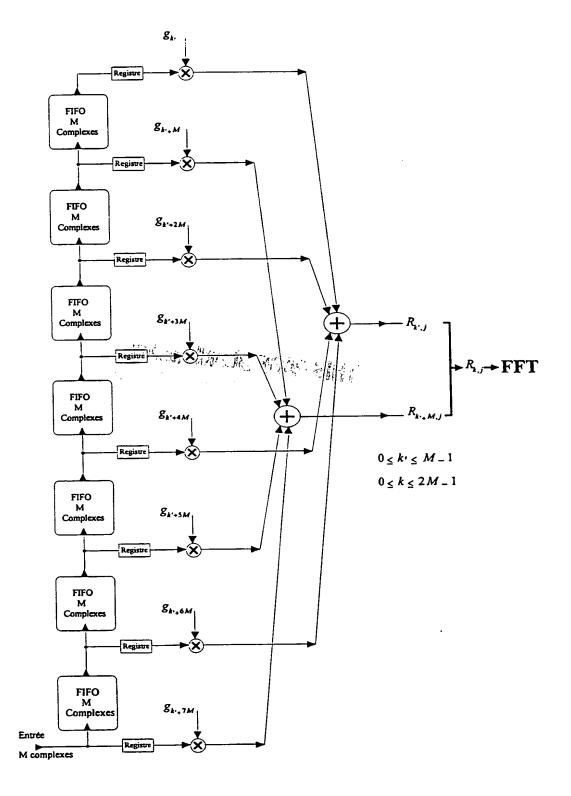


Figure 12

INTERNATIONAL SEARCH REPORT

In :tional Application No

	•		PCT/FR 98/01398
A. CLASSIF IPC 6	H04L27/26		
According to	International Patent Classification(IPC) or to both national classification	on and IPC	
B. FIELDS	SEARCHED		
Minimum doo IPC 6	cumentation searched (classification system followed by classification H04L	symbols)	
Documentati	ion searched other than minimumdocumentation to the extent that suc	ch documents are inclu	ided in the fields searched
Electronic da	ata base consulted during the international search (name of data base	and, where practical,	search terms used)
C. DOCUME	ENTS CONSIDERED TO BE RELEVANT		
Category °	Citation of document, with indication, where appropriate, of the relev	vant passages	Relevant to claim No.
А	DANESFAHANI ET AL.: "Multirate e to COSSAP and lessons learnt from developing advanced models" IEE COLLOQUIUM ON COMMUNICATIONS	1-19	
	SIMULATION AND MODELLING TECHNIQU no. 139, 28 September 1993, pages XP000577280 see page 2, right-hand column, pa - page 3, left-hand column, parag		
Α	CROCHIERE & RABINER: "Multirate Digital Signal Processing" 1983 , PRENTICE-HALL , ENGLEWOOD CLIFFS, US XP002059943 see page 313, paragraph 7.2.5 - page 325, paragraph 7.2.7		1-19
X Furt	her documents are listed in the continuation of box C.	χ Patent family	members are listed in annex.
"A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publicationdate of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "A" document is or priority date and not cited to understand the invention "X" document of particular recannot be considered to document of particular recannot be considered to document somblined in the act. "S" document member of the activation or or stream to the international filing date but later than the priority date claimed			
	actual completion of theinternational search	Date of mailing of 28/10/	the international search report
Name and	mailing address of the ISA European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Authorized officer	

1

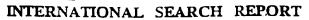


INTERNATIONAL SEARCH REPORT



In Itional Application No PCT/FR 98/01398

C.(Continu	ation) DOCUMENTS CONCIDENTS TO SECURITION	8/01398		
C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT Category Citation of document, with indication,where appropriate, of the relevant passages Relevant to claim No.				
	The relevant passages		печечани то стант No.	
4	FLIEGE: "Orthogonal multiple carrier data transmission" EUROPEAN TRANSACTIONS ON TELECOMMUNICATIONS AND RELATED TECHNOLOGIES., vol. 3, no. 3, May 1992, pages 255-264, XP000304924 MILAN, IT see page 255, right-hand column, paragraph 2 - page 256, right-hand column, paragraph 4		1,9,11, 16,19	
•	EP 0 668 679 A (ITALTEL) 23 August 1995 see column 2, line 38 - column 3, line 10		1,9,11, 16,19	



Information on patent family members

Int tional Application No PCT/FR 98/01398

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
EP 0668679 A	23-08-1995	IT 1273793 B	10-07-1997

A View Sand See Single 2017

THIS PAGE BLANK (USFEL)

RAPPORT DE RECHERCHE INTERNATIONALE

De .de Internationale No PCT/FR 98/01398

A. CLA	SSEME	NT DE	L'OBJET	DE LA	DEMANDE
CIB	6	H04L	27/26	,	

Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB

B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE

Documentation minimale consultée (système de classification suivi des symboles de classement) CIB 6 H04L

Documentation consultée autre que la documentationminimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche

Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si cela est réalisable, termes de recherche utilisés)

Catégorie °	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées	
A	DANESFAHANI ET AL.: "Multirate extensions to COSSAP and lessons learnt from developing advanced models" IEE COLLOQUIUM ON COMMUNICATIONS SIMULATION AND MODELLING TECHNIQUES, no. 139, 28 septembre 1993, pages 7/1-7/6, XP000577280 voir page 2, colonne de droite, alinéa 4 - page 3, colonne de gauche, alinéa 2	1-19	
Α	CROCHIERE & RABINER: "Multirate Digital Signal Processing" 1983 , PRENTICE-HALL , ENGLEWOOD CLIFFS, US XP002059943 voir page 313, alinéa 7.2.5 - page 325, alinéa 7.2.7	1-19	

Χ Voir la suite du cadre C pour la finde la liste des documents	X Les documents de familles de brevets sont indiqués en annexe		
"A" document définissant l'état général de latechnique, non	"T" document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenenant pas à l'état de la		
considéré comme particulièrement pertinent "E" document antérieur, mais publié à la date dedépôt international	technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention "X" document particulièrement pertinent; l'invention revendiquée ne peut		
ou après cette date "L" document pouvant jeter un doute sur une revendcation de prionité ou cité pour déterminer la date depublication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)	detre considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément " document particulièrement pertinent, l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du mêtier		
 "O" document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens "P" document publié avant la date de dépôtinternational, mais 			
postérieurement à la date de priorité revendiquée	"&" document qui fait partie de la même famillede brevets		
Date à laquelle la recherche internationale a été effectivement achevée	Date d'expédition du présent rapport de recherche internationale		
21 octobre 1998	28/10/1998		
Nom et adresse postale de l'administrationchargée de la recherche internationa Office Européen des Brevets, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk	le Fonctionnaire autorisé		
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016	Scriven, P		

1



Do to the internationale No PCT/FR 98/01398

	/FR 98/01398			
C.(suite) DOCUMENTS CONSIDERES COMME PERTINENTS Catégorie Identification des documents cités, avec le cas échéant. l'indicationdes passages pertinents no. des revendications visées				
Identification des documents cités, avec le cas échéant, l'indicationdes passages pertinent	no. des revendications visées			
FLIEGE: "Orthogonal multiple carrier data transmission" EUROPEAN TRANSACTIONS ON TELECOMMUNICATIONS AND RELATED TECHNOLOGIES., vol. 3, no. 3, mai 1992, pages 255-264, XP000304924 MILAN, IT voir page 255, colonne de droite, alinéa 2 page 256, colonne de droite, alinéa 4	1,9,11, 16,19			
EP 0 668 679 A (ITALTEL) 23 août 1995	1,9,11,			
voir colonne 2, ligne 38 - colonne 3, ligne 10 	16,19			
	Identification des documents cités, avec.le cas échéant. l'indicationdes passages pertinent FLIEGE: "Orthogonal multiple carrier data transmission" EUROPEAN TRANSACTIONS ON TELECOMMUNICATIONS AND RELATED TECHNÔLOGIES., vol. 3, no. 3, mai 1992, pages 255-264, XP000304924 MILAN, IT voir page 255, colonne de droite, alinéa 2 - page 256, colonne de droite, alinéa 4 EP 0 668 679 A (ITALTEL) 23 août 1995 voir colonne 2, ligne 38 - colonne 3,			

1

RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs aux membres de familles de brevets

D١	ide Internationale N	0
PC	T/FR 98/0139	8

Document brevet cité au rapport de recherch		Date de publication		mbre(s) de la lle de brevet(s)	Date de publication
EP 0668679	Α	23-08-1995	IT	1273793 B	10-07-1997

CHEN WAR WARE

THIS PAGE BLANK (USE 2)